

Еднодневен курс „Въведение в паралелно програмиране и Оптимизация за Intel Xeon Phi Архитектури”, 7 юли 2016 г., ИИКТ-БАН

Обучението е в рамките на проекта VI-SEEM и включва лекции и упражнения по паралелно програмиране с MPI и OpenMP и достъп до високопроизводителната инфраструктура в ИИКТ-БАН. Ще бъдат разгледани и по-сложни въпроси като софтуерни техники за суперкомпютри с паралелни архитектури, включващи ускорители (копроцесори Intel Xeon Phi). Обучението ще се проведе на 7 юли 2016 г. в сградата на Института по информационни и комуникационни технологии – Българска академия на науките (ИИКТ-БАН), ул. „Акад. Г. Бончев” 25А, София, стая 105.

Програма

Начален час	Краен час	Описание	Лектор/Аудитория
07 юли 2016			
09:30	10:00	Регистрация и получаване на материали	ИИКТ, Фоайе на втори етаж
10:00	10:30	Проект VI-SEEM: Инфраструктура и приложения	А. Караиванова, 218
10:30	11:15	Високопроизводителна инфраструктура в ИИКТ-БАН и инсталиран софтуер	Е. Атанасов, 218
11:15	11:30	Кафе пауза	ИИКТ, фоайе 2-ри етаж
11:30	12:30	Упражнения: Достъп до Високопроизводителен клъстер Авитохол	М. Дурчова, Д. Димитров 105
12:30	13:30	Обяд	ИИКТ, фоайе 2-ри етаж
13:30	14:15	Въведение в паралелното програмиране. Паралелни пресмятания с MPI и OpenMP	Г. Бенчева, 105
14:15	15:15	Упражнения: Паралелни пресмятания с MPI и OpenMP	М. Дурчова, Д. Димитров 105
15:15	15:30	Кафе пауза	ИИКТ, фоайе 2-ри етаж
15:30	16:30	Софтуерни техники за оптимизация върху копроцесори Intel Xeon Phi - лекция и упражнение	Е. Атанасов, 105
16:30	16:40	Край на обучението	